

# 헬기 충돌방지 레이더

( Model : HCA )



Creative DSP Leader. Over the horizon



**비텔링스**  
BITELINX Inc.

#704 Doosan Venture-Digm 250 Hagui-ro Dongan-GU Anyang-si  
Gyeonggi-do Korea  
Tel : +82-31-426-0987 E-mail : hkim@bitelinx.com

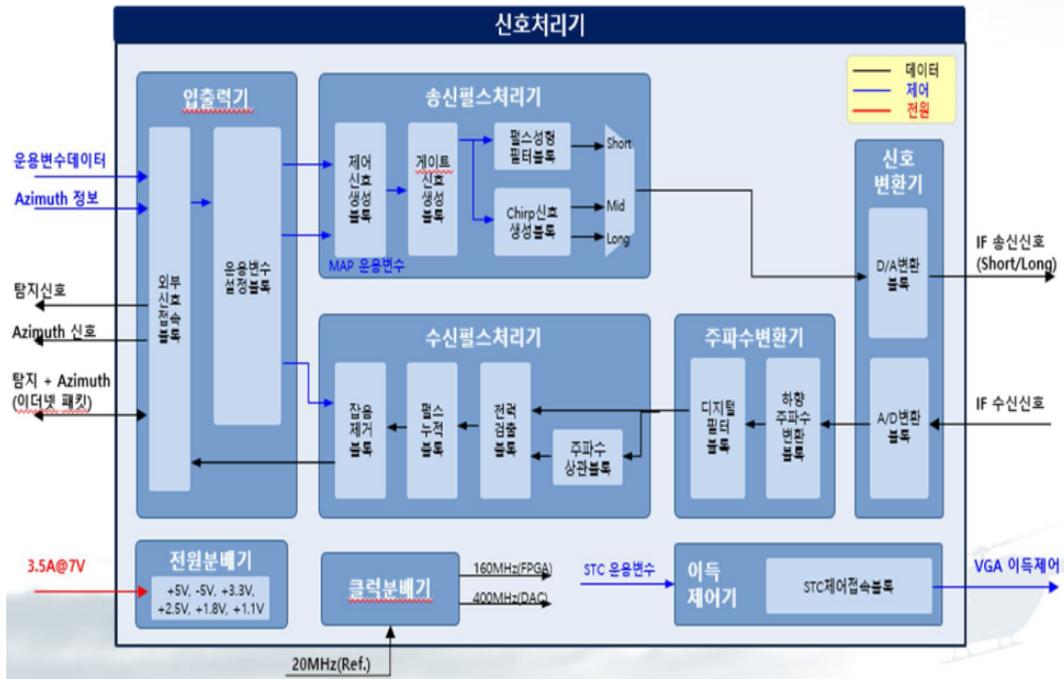
FPGA 기반의 고속, 병렬 신호 처리를 하여 거리 별 펄스압축 적용 및 미 적용 펄스 생성/운용한다. 수신경로의 신호강화 및 잡음제거 알고리즘을 사용하여 STC 적용에 따른 동적 입력 범위 최적화



## Specifications

항목	사양 및 설명	
Reference clock input	20MHz	
IF frequency	125MHz	
IF Bandwidth	30MHz	
Pout	-8dBm ±1dBm	
Sampling frequency	100MHz	
125MHz output signal flatness	≤2dB	
Spurious	대역 내 peak 대비 ≥50dB, 대역 외 ≥65dB	
Pulse width ( half level )	Short pulse	70ns
	Medium pulse	4us
	Long pulse	13us
Chirp pulse Modulation	Medium / Long pulse : NLFM 구현 Medium은 주파수 상향식, Long은 주파수 하향식	

## Block Diagram



## H/W

